

$\overline{X_i}$ を入れ替え, 演算記号の \cdot (AND) と $+$ (OR) を入れ替えて,

$$\overline{L} = f(\overline{X_1}, X_1, \overline{X_2}, X_2, \dots, \overline{X_n}, X_n, +, \cdot)$$

と形式的に表せる. このとき, 次が成り立つ.

$$\begin{aligned} f(X_1, \overline{X_1}, X_2, \overline{X_2}, \dots, X_n, \overline{X_n}, \cdot, +) \\ = \overline{f(\overline{X_1}, X_1, \overline{X_2}, X_2, \dots, \overline{X_n}, X_n, +, \cdot)} \end{aligned} \quad (1.38)$$

証明 2変数から始めて, 数学的帰納法によって n 変数に拡張する (省略)

定義 1.6 (双対関数) ド・モルガンの定理 (定理 1.16) における n 変数論理関数 f に対して, すべての変数の否定 (NOT) をとり, かつ, 論理関数全体に NOT を施して得る n 変数論理関数を双対関数という. 本書では, f の双対関数を f^d と表記する. すなわち, 形式的には,

$$f^d = \overline{f(\overline{X_1}, X_1, \overline{X_2}, X_2, \dots, \overline{X_n}, X_n, \cdot, +)}$$

と表せる.

ここで, ド・モルガンの定理 (定理 1.16) の式 1.38 によって,

$$\begin{aligned} f^d &= \overline{f(\overline{X_1}, X_1, \overline{X_2}, X_2, \dots, \overline{X_n}, X_n, \cdot, +)} \\ &= f(X_1, \overline{X_1}, X_2, \overline{X_2}, \dots, X_n, \overline{X_n}, +, \cdot) \end{aligned}$$

である. これを f と比較すると, 「論理関数 f の双対関数 f^d は, f の AND(\cdot) と OR($+$) を入れ替えて得る」ことが分かる.

注意 厳密には, 双対関数を得る操作では, 定義 1.5 (11 ページ) による双対な論理式を得る操作と同じく, 論理演算記号の AND (“ \cdot ”) と OR (“ $+$ ”) の入れ替えの外に, 論理定数の “0” と “1” の入れ替えも適用する. 双対を得るこれらの操作では, 論理変数の否定はとらない点がド・モルガンの定理と異なる.

定義 1.7 (自己双対関数) n 変数論理関数 f とその双対関数 f^d が同値である (等しい) とき, すなわち,

$$f = f^d$$

ならば, f を自己双対関数という.

まえがき

本書では、「コンピュータサイエンス」を情報科学、情報工学、計算機科学、計算機工学などの総称として用いている。

そして、本書は、大学学部、高等専門学校、専修学校のコンピュータサイエンス系学科における「論理回路」と「論理設計」の教科書として書き下ろした。

その内容は（社）情報処理学会が策定した「大学の理工系学部情報系学科のためのコンピュータサイエンス教育カリキュラム J97」の U-1 論理回路；U-6 論理設計；の 2 科目に準拠している。

本書では、コンピュータサイエンスを支える論理代数とそのハードウェアによる実現である論理回路との関係について、電気に関する専門知識がなくても理解できるように、解き明かしている。また、古典的な知識や理論だけではなく、最新の理論や実用的な手法についても平易に解説している。各所で、コンピュータハードウェアの基本原則である「論理回路」を実例として紹介し、理論と実際との関連に興味をつなげるようにしている。

J97 では、この分野の講義を、① 論理回路：数学的な概念（ソフトウェア）による組み合わせ回路や順序回路といった論理回路（ハードウェア）の実現；② 論理設計：論理回路の効率の良い設計手法の理論と実際；の 2 科目に分けて学習することを提案している。

本書の構成では、①には、1 章、2 章の 2.1 と 2.2 節、3 章の 3.1、3.2 節が、②には、2 章の 2.3～2.5 節、3 章の 3.3～3.5 節、4 章が、それぞれ対応している。また、J97 では、それぞれの講義科目に、1.5 時間 × 15 回（週 1 回で半年）をあてることも推奨している。この分類を参考にして、各機関での実現可能性に合わせて、本書を教科書として活用してもらえば幸いである。

本書についてのコメントや意見は著者（shibayam@kit.jp）への E メールで

送られたい。適切なコメント等については、今後の増刷や改訂時に対応する。それらの対応によるあるいは自主的な修正のたびに、その情報を著者の公式ホームページ (<http://www.ark.is.kit.ac.jp/~shibayam/>) で公開する。

2章を中心とする「組み合わせ回路とその設計」および3章を中心とする「同期式順序回路とその設計」のそれぞれに関する演習問題の補遺については、同じ公式ホームページ (<http://www.ark.is.kit.ac.jp/~shibayam/>) において、
<学部の講義(シラバス)> ・ <論理設計> <成績評価の方法> ・ <過去問> ・ <各年度> とたどる各ページで公開している。

これらの演習問題は全問とも、本書を教科書とする講義の履修者に対して、学期末に、著者が課したオリジナルな定期試験問題である。各年度の問題はすべてが組み合わせ回路 ([A]) と同期式順序回路 ([B]) の各 1 問をセットとしており、全部で 18 セット (計 36 問) の演習問題を掲載している。各セットの標準的な解答時間はセット (2 問) 当たり 90 分である。

この公式ホームページに掲載している演習問題は、組み合わせ回路と同期式順序回路それぞれについて、理論と実際のそれぞれを問う基本問題から発展問題までの順序立てた小問で構成してある。したがって、本書の各章末に収録してある演習問題に比べると、問題それぞれが総合的かつ体系的で完備している。学習成果の確認のための一助としてチャレンジすることを勧める。

いつもながら、丁寧に査読をしてくれた同僚・平田博章 氏に深謝する。

最後に、我が家の構成員：妻・真木子，4人の子供たち・風野^{ふうや}，すみれ，のみ^{あおき}，蒼宙に「君らの健康が本書執筆の推進剤だよ！ お・お・き・に」。

1999年 初夏 および 2013年 初春

京都・松ヶ崎あるいは岩倉にて

柴 山 潔

下線部の Url をクリックすると、ブラウザで当該ページを開きます。